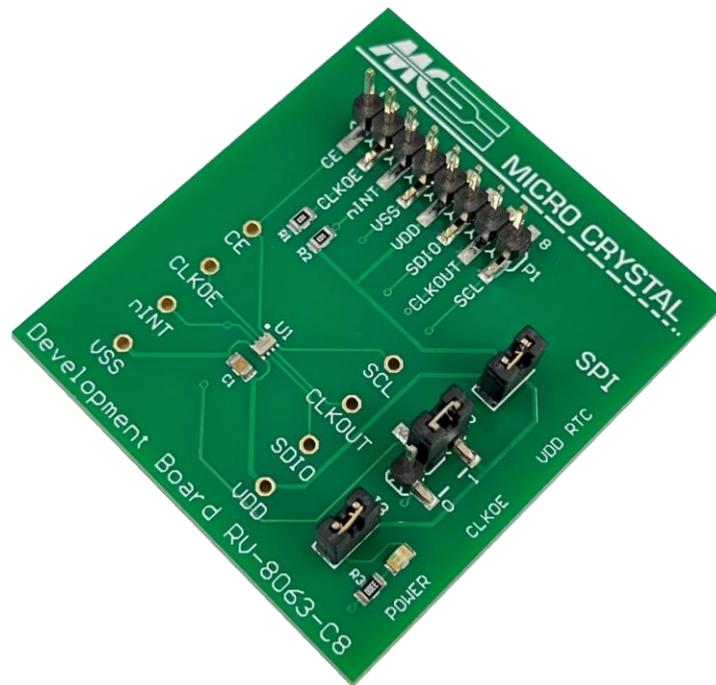


超小型・SPIインターフェース・低消費電流・水晶振動子
内臓リアルタイムクロックモジュール評価ボード

DEVELOPMENT BOARD



RV-8063-C8

Low-Power Real-Time Clock / Calendar Module

DATE: October 2023 Revision No.: 1

Page 1/3

Headquarters: Micro Crystal AG
Muehlestrasse 14
CH-2540 Grenchen
Switzerland

Tel. +41 32 655 82 82

Internet www.microcrystal.com
Email sales@microcrystal.com

RV-8063-C8

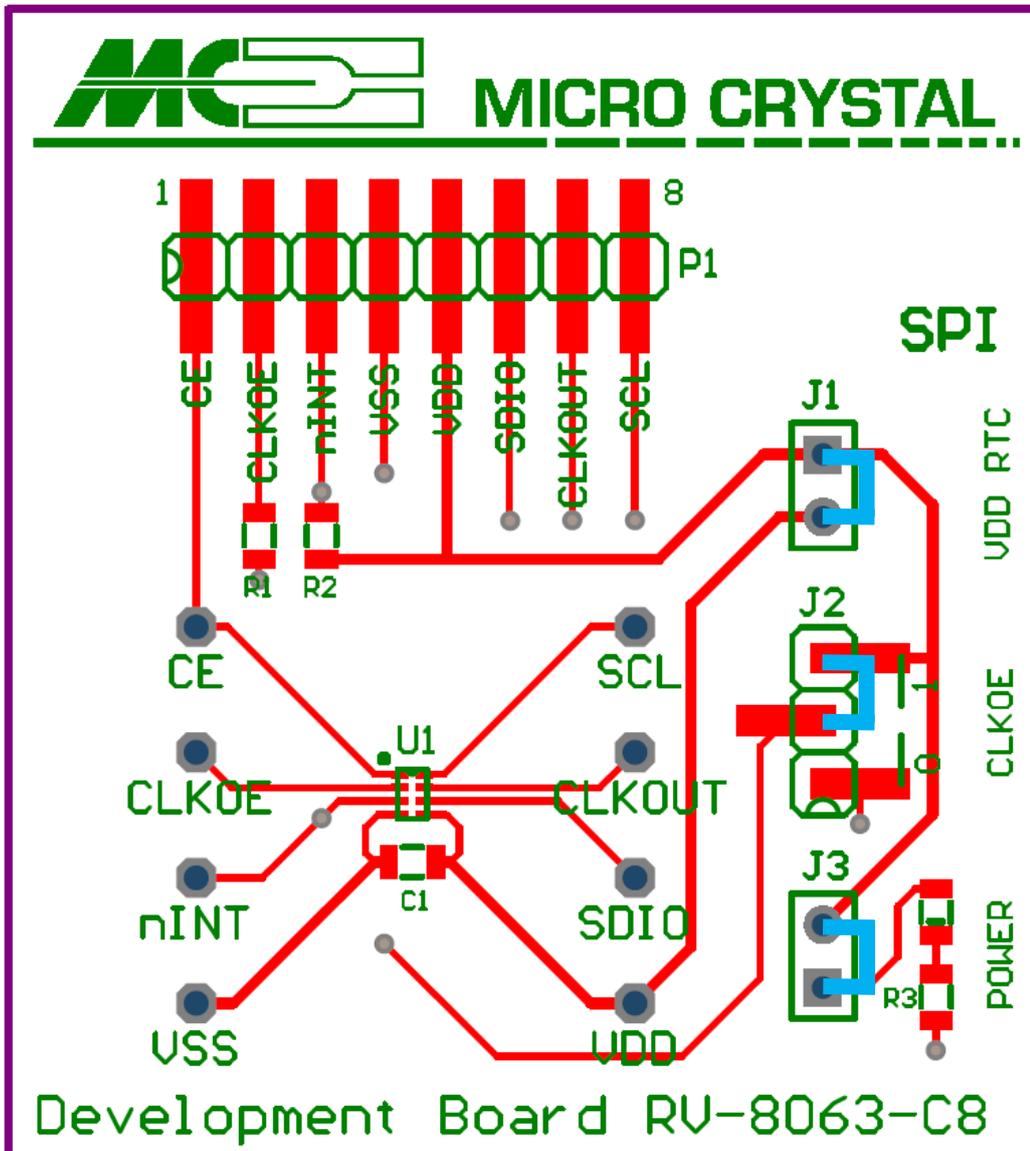
超小型・低消費電流・SPIインターフェース・リアルタイムクロックモジュール RV-8063-C8 をはんだ実装した評価ボードです。

RTCモジュールの各端子へはヘッダピンからそれぞれ接続できます。

以下の受動部品も基板へ実装されています。

C1	10 nF	V _{DD} -VSS 間のバイパスコンデンサ
R1	10 kΩ	CLKOE-GND間のプルダウン抵抗 (V _{DD} -CLKOE接続時の短絡保護用)
R2	10 kΩ	nINT-V _{DD} 間のプルアップ抵抗
R3	330 Ω	LED の電流制限抵抗
LED	green	通電表示の LED (消費電流にご注意下さい)

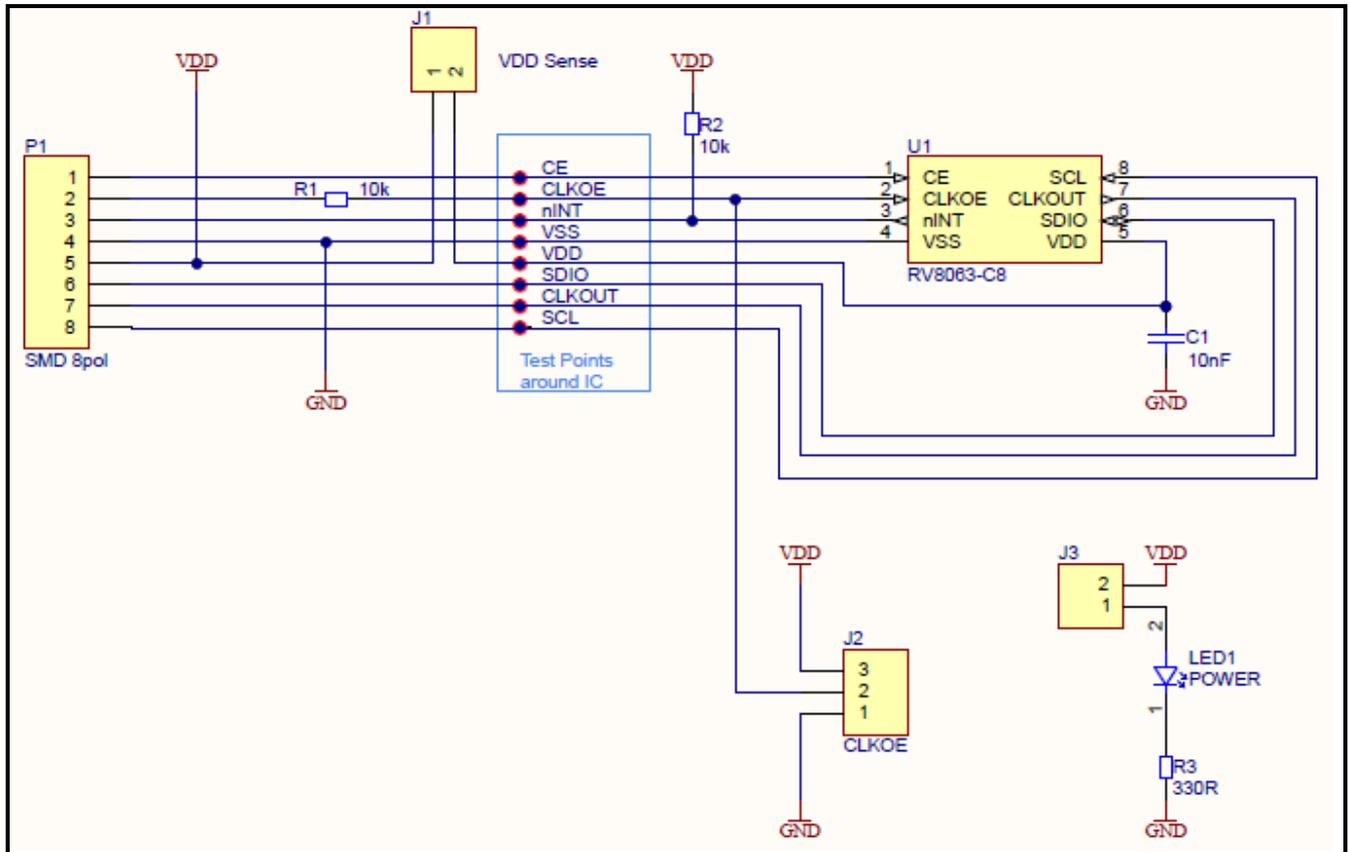
DEVELOPMENT BOARD



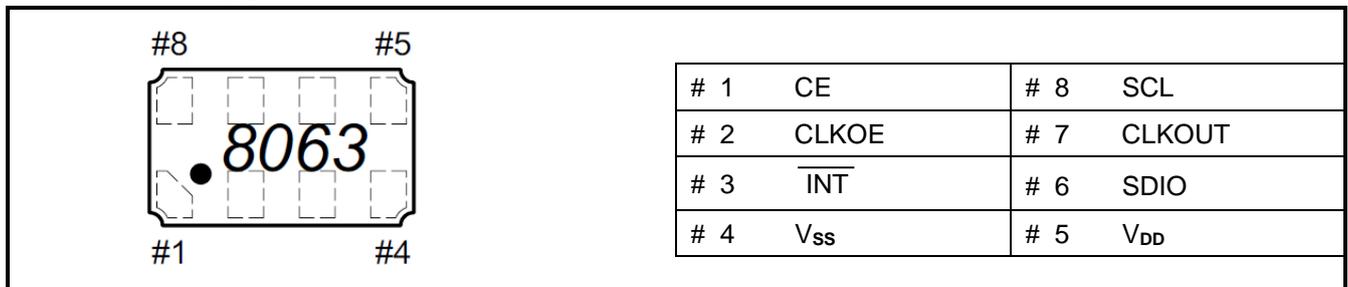
ジャンパ接続

- J1 (V_{DD})
VDD端子
電流測定用
- J2 (CLKOE端子)
CLKOE = HIGH
CLKOE = LOW
- J3 (LED ON/OFF)
LEDの接続切り替え

回路接続図



RV-8063-C8 の端子レイアウト



端子機能詳細

記号	Pin #	機能
CE	1	チップイネーブル入力: Lowにてインターフェースはリセットされます。Highでイネーブルになります。常にHigh接続としてはいけません。
CLKOE	2	CLKOUT端子のイネーブル/ディセーブル。Hiレベルで CLKOUT出力になります。この端子をGNDへ接続した場合は CLKOUT端子出力は Low になります。
N T	3	①アラーム ②カウントダウンタイム ③毎分または30秒毎 ④補正信号 の各 割り込み信号を出力します。オープンドレイン。アクティブ:Low。抵抗で V _{DD} へプルアップ接続して下さい。
V _{SS}	4	グランド端子
V _{DD}	5	電源入力端子
SDIO	6	シリアルデータ入力・出力。 入力: CE端子が Lowの場合は フロート状態になります。 出力: プッシュプル出力; V _{SS} ~ V _{DD} 間をドライブ; ドライブしていない時はハイインピーダンスです。
CLKOUT	7	クロック出力。プッシュプル出力。32.768kHz/16.384kHz/8.192kHz/4.096kHz/2.048kHz/ 1.024kHz/ 1Hzのいずれかの出力周波数(デフォルトは32.768kHz)。 CLKOE端子で出力制御されます。CLKOE="0"(GND)接続の場合は "Low" になります。
SCL	8	シリアルクロック入力: CE端子が Lowの時はフロートになります。